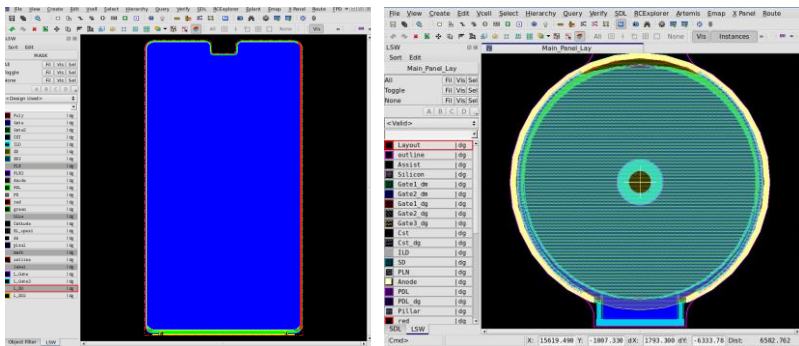


Empyrean Aether® FPD LE

平板显示电路设计版图编辑工具

概述

平板显示电路设计版图编辑工具Empyrean Aether® FPD LE提供了适用于平板显示电路设计的版图编辑环境，特别是异形屏显示设计的版图编辑，满足了手表（圆形屏等）、手机（水滴屏等）、汽车仪表盘（曲线屏等）等消费电子领域对平板显示电路设计的特殊要求。该工具通过创新的旋转单元编辑技术、异形填充技术以及平板显示电路设计自动布局布线技术，帮助设计师高效完成满足异形形状和设计规则约束的版图设计，提高了异形版图设计的效率和质量。



图示1 平板显示电路设计版图编辑工具

版图编辑工具能够实现任意几何图形的编辑，包括快速创建、复制、移动、拉伸、裁切、对齐等操作，快速完成版图设计；具有快速创建矩形、多边形、圆形，快速 Size Lib等功能；能够快速实现图形的AND/OR/NOT/XOR逻辑运算，同时具备Split、Net Trace、Auto Report等功能以快速完成版图设计。

此外，该工具还包含有多个自动布线模块，包括等电阻布线、指定电阻的PLG布线块和梯型布线等模块，可帮助设计师自动完成多种连线需求，高效完成版图设计，提升了版图设计质量。

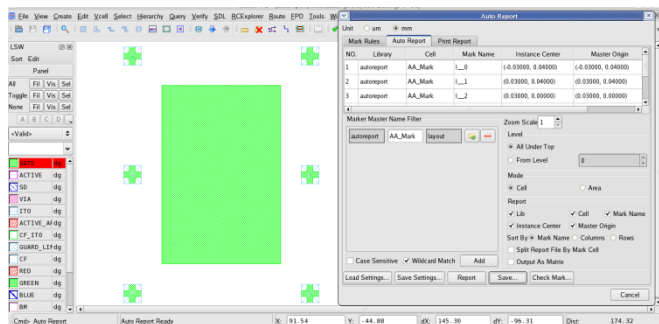
亮点

- 提供强大的编辑、创建命令，帮助用户快捷地实现层次化版图设计
- 支持4mX4m的版图编辑区域，满足大尺寸的版图设计所需
- 支持Instance Magnify操作，方便用户直接对Instance进行缩放操作
- 强大的创建Path功能，帮助用户快速实现版图单层连线，多层跳层连线
- 强大的创建Label功能，丰富的Label名字解析器，满足用户对Label生成的多样需求
- 快速编辑的对齐（Align）操作，帮助用户轻松实现版图布局，移动物体功能
- 强大的层次化 Find & Replace功能，支持批量替换功能
- 强大的等电阻布线功能，独特的刻蚀均一性优化选项，帮助用户大幅提高窄边框设计效率
- 高效精确的Mark坐标提取、检查及缩略图生成功能，帮助用户准确高效地创建Job File

版图编辑工具特色功能

□ Mark坐标提取及定位

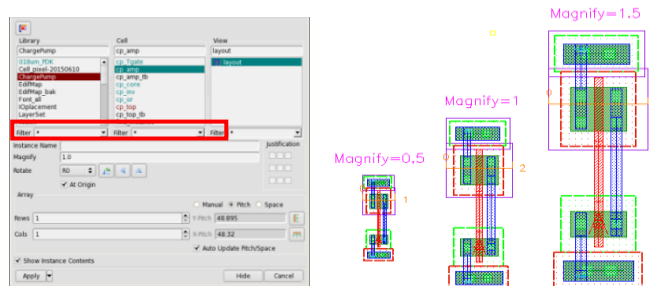
Empyrean Aether®FPD LE支持Auto Report功能对Mark坐标进行自动提取和定位。



图示2 Auto Report-Mark坐标提取及定位

□ 支持单元Magnify操作

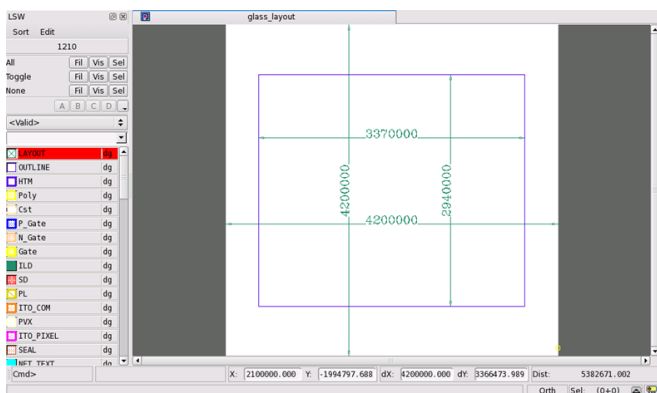
Empyrean Aether®FPD LE支持对Instance的Magnify操作，方便用户在调用、编辑Instance时，直接对其进行缩放操作。



图示4 Instance Magnify操作

□ 支持4M X 4M 区域版图设计

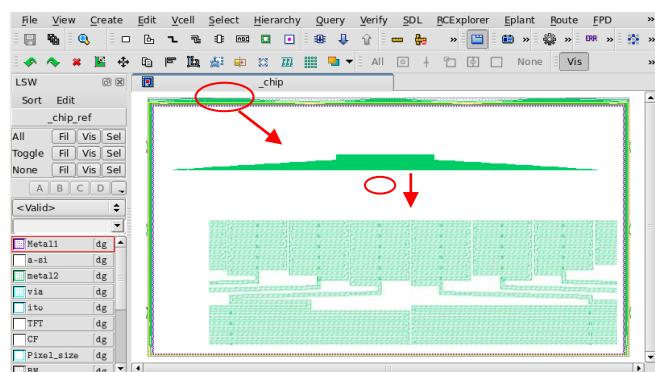
Empyrean Aether®FPD LE最大可支持4mX4m的版图编辑区域，充分满足超大世代线Mask设计：



图示3 4mX4m版图设计区域

□ 自动布线

Empyrean Aether®FPD LE拥有丰富的布线功能，囊括ERR (Equal Resistivity Routing)、MSR (Min Spacing Routing)、WOA (Wire On Array) 等各种绕线技术，可高效实现Panel的版图设计。ERR可以满足大尺寸面板等电阻布线要求(如图示5所示)，MSR则可以有效节省小尺寸面板布线空间；WOA针对小尺寸的One Chip设计提供很好的解决方案。



图示5 ERR (等电阻布线)